

Klasa	Imię i nazwisko	Nr w dzienniku	Zespół Szkół Łączności w Krakowie	
			<i>Pracownia elektroniczna</i>	
Nr ćw.	Temat ćwiczenia	Data	Ocena	Podpis
	<i>Projektowanie i symulacja układów cyfrowych</i>			

1. Etapy projektowania układów kombinacyjnych:

- tabela stanów logicznych.
- minimalizacja funkcji przy pomocy tablic Karnaugh'a.
- zapisanie równania opisującego działanie układu.
- narysowanie schematu logicznego opisującego działanie układu.

2. Zapoznanie ze środowiskiem programu HDL

- utworzenie przestrzeni roboczej.
- tworzenie schematu na podstawie projektu układu kombinacyjnego.
- kompilacja projektu,
- symulacja pracy układu,
- generowanie oscylogramów – analizator stanów logicznych.
- analiza i weryfikacja otrzymanych wyników w oparciu o tabelę stanów.

3. Koder znak-moduł na U2 oraz U2 na znak-moduł.

- tworzenie schematu kodera,
- przeprowadzenie symulacji kodera i analiza jego pracy,
- zaprojektowanie dekodera stanu „1000”,
- modyfikacja schematu kodera z identyfikacją stanu „1000” oraz przeprowadzenie symulacji.